

# 訓練課題キャラクターシート

作成日 2015. 03. 31

I 基本情報														
01	課題番号	E-39												
02	課題名	アナログ回路設計・製作												
03	種別	実技												
04	開発年度	H24												
05	メンテナンス状況	0												
06	概要	電流帰還バイアス回路の設計を通して、シミュレーション解析、回路製作、特性評価など、アナログ回路設計技術について確認をします。												
07	取り組み時間	210分												
08	資料構成	有無	ファイル名											
	訓練課題実施要領	○	E-39-00_実施要領.doc											
	訓練課題	○	E-39-01_訓練課題.doc											
	解答	○	E-39-02_解答および解説.doc											
	作業工程手順書	○	E-39-03_作業工程計画書.doc											
	訓練課題確認シート	○	E-39-04_訓練課題確認シートおよび評価要領.xls											
09	習得度測定できる内容 (訓練課題のねらい)	①	トランジスタのエミッタ接地増幅回路の設計ができる。											
		②	シミュレーションソフトを用いて回路の特性を解析できる。											
		③	計測機を用いて作成した回路の評価ができる。											
		④												
		⑤												
		⑥												
II 対象システム及び訓練科														
10	対象システム番号	ES206												
11	対象システム名	アナログ回路設計・製作												
12	対象訓練科名 及び 仕上がり像	①	制御技術科	A	○	B		C		D		E		F
		②		A		B		C		D		E		F
		③		A		B		C		D		E		F
		④		A		B		C		D		E		F
		⑤		A		B		C		D		E		F
		⑥		A		B		C		D		E		F
		⑦		A		B		C		D		E		F
		⑧		A		B		C		D		E		F
III その他														
13	キーワード	アナログ回路、トランジスタ、増幅回路												
14	備考	評価課題												