

# 訓練課題キャラクターシート

作成日 2015. 03. 31

I 基本情報														
01	課題番号	E-41												
02	課題名	HDLによるデジタル回路設計・製作												
03	種別	実技												
04	開発年度	H24												
05	メンテナンス状況	1 (H25)												
06	概要	実習用ボードを用いて、HDLによるデジタル回路設計を行います。提示された仕様どおりの動作をするデジタル回路をHDLで記述し、論理合成からデバイスへの書き込み、動作確認までを行います。												
07	取り組み時間	180分(休憩を除く) ※延長30分												
08	資料構成	有無	ファイル名											
	訓練課題実施要領	○	E-41-00_実施要領.doc											
	訓練課題	○	E-41-01_訓練課題.doc											
	解答	○	E-41-02_解答および解説.doc											
	作業工程手順書	○	E-41-03_作業工程計画書.doc											
	訓練課題確認シート	○	E-41-04_訓練課題確認シートおよび評価要領.xls											
09	習得度測定できる内容 (訓練課題のねらい)	①	VHDLの基本文法が記述できる。											
		②	組み合わせ回路（加算器、デコーダ等）の設計ができる。											
		③	同期回路（フリップフロップ、カウンタ、分周器等）の設計ができる。											
		④	階層設計ができる。											
		⑤												
		⑥												
II 対象システム及び訓練科														
10	対象システム番号	ES203												
11	対象システム名	デジタル回路設計技術												
12	対象訓練科名 及び 仕上がり像	①	制御技術科	A	○	B		C		D		E		F
		②		A		B		C		D		E		F
		③		A		B		C		D		E		F
		④		A		B		C		D		E		F
		⑤		A		B		C		D		E		F
		⑥		A		B		C		D		E		F
		⑦		A		B		C		D		E		F
		⑧		A		B		C		D		E		F
III その他														
13	キーワード	デジタル回路、VHDL、ハードウェア記述言語												
14	備考	評価課題												