

# 訓練課題キャラクターシート

作成日 2015. 03. 31

I 基本情報														
01	課題番号	E-42												
02	課題名	HDLによるデジタル回路設計												
03	種別	筆記												
04	開発年度	H24												
05	メンテナンス状況	0												
06	概要	理論回路の基本事項と、HDLを用いたデジタル回路設計のために必要な知識（数値データの表現方法、組合せ回路と順序回路、各種のフリップフロップ回路、回路の周期動作）およびHDLによるデジタル回路の記述について確認します。												
07	取り組み時間	90分（休憩を除く）												
08	資料構成	有無	ファイル名											
	訓練課題実施要領	—	—											
	訓練課題	○	E-42-01_訓練課題.doc											
	解答	○	E-42-02_回答および解説.doc											
	作業工程手順書	—	—											
	訓練課題確認シート 評価要領	— —	— —											
09	習得度測定できる内容 (訓練課題のねらい)	①	ブール代数の計算ができる。											
		②	VHDLの基本文法が記述できる。											
		③	数値を10進数、2進数、16進数に相互に変換ができる。											
		④	ゲート素子、フリップフロップの基本動作について理解ができる。											
		⑤	カウンタ回路の動作について理解ができる。											
		⑥												
II 対象システム及び訓練科														
10	対象システム番号	ES203												
11	対象システム名	デジタル回路設計技術												
12	対象訓練科名 及び 仕上がり像	①	制御技術科	A	○	B		C		D		E		F
		②		A		B		C		D		E		F
		③		A		B		C		D		E		F
		④		A		B		C		D		E		F
		⑤		A		B		C		D		E		F
		⑥		A		B		C		D		E		F
		⑦		A		B		C		D		E		F
		⑧		A		B		C		D		E		F
III その他														
13	キーワード	デジタル回路、VHDL、ハードウェア記述言語、ブール代数												
14	備考	評価課題												