

参考文献

- [1] 日本情報処理開発協会："高度情報化人材育成標準カリキュラム Vol. 1第二種共通カリキュラム", 中央情報処理教育研究所(1994)
- [2] 日本情報処理開発協会："高度情報化人材育成標準カリキュラム準拠 第二種共通テキスト
⑭ 設計の基礎", 中央情報処理教育研究所(1995)
- [3] 社団法人電子情報通信学会：電子情報通信学会誌 Vol. 76, No. 7,
"マイクロプロセッサ小特集"(1993)
- [4] 林 善雄, 常田 晴弘 著："マイコン・システム設計ノウハウ", CQ出版社
- [5] 湯山 俊夫 著："デジタルIC回路の設計", CQ出版社
- [6] 柏谷 英一, 佐野 羊介, 中村 陽一, 浅野 健一 著：
"図解Z80 マイコン応用システム入門<ハード編>", 東京電機大学出版局

索引

[あ]	[す]
アキュムレータ 17	スタックポインタ 17
アクチュエータ 67	スタティック型 26
アドレスデコード回路 48	ステッピングモータ 68
アドレスバス 11	[せ]
アナログデータ 57	制御回路 17
[い]	[そ]
インサーキットエミュレータ (ICE) 75	ソフトウェアの論理テスト 89
インタフェース 28	[た]
インテリジェンス 1	ダイナミック型 26
インテル系 17	ダイレクトメモリアクセス機能 37
[え]	ダイレクトメモリアクセス 38
演算回路 17	[て]
[か]	抵抗 58
回路素子 58	デジタルデータ 57
各種信号線 (バス) 8	デコード回路 28
[き]	デバイス 17
揮発性メモリ 24	データバス 11
キャッシュメモリ 21	データポインタ 37
[く]	[と]
組合せ論理回路 43	トライアック 1
クロスコンパイラ 75	動作周波数 20
[こ]	[に]
コンデンサ 58	入出力機能 30
コントローラ 1	入出力コントローラ 28
コントロール信号 28	入出力 (I/O) 8
[さ]	入力ポート 28
サブルーチン 33	[は]
ザイログ系 17	汎用のポート 29
[し]	ハンドシェーク 30
集積化技術 1	[ひ]
出力ポート 29	比較判断 8
処理単位 6	ヒューマンインタフェース 71
処理の優先順位付け 6	ビット数 11
シフトレジスタ 54	[ふ]
シミュレータ 75	不揮発性メモリ 24
シリアルポート 32	負論理 45
シングル転送 38	ファジイ制御 1

フリップフロップ回路	49	割込み	32
ブロック転送	38	ワンチップマイコン	8
プログラムカウンタ	17	ワンボードマイコン	9
プロトコルアナライザ	75	[A]	
[へ]		A/D変換	60
並行処理方式	6	AND回路	44
変換回路	47	ASCの端子図	19
[ほ]		[B]	
ボードマイコン	10	BUSREQ端子	33
[ま]		[C]	
マイクロプロセッサ	17	CISC	20
マイコンの応用分野	3	CRT表示	38
マイコンの電流と電圧	59	[D]	
マイコン応用システムにおける資源	7	D/A変換	63
[め]		DMAコントローラ	38
命令解読器	17	DRAM	24
メインルーチン	35	[E]	
メモリリードライトサイクル	14	EOR回路	44
[も]		EWS	21
モジュールテスト	89	[F]	
モトローラ系	17	FLD	1
[よ]		[I]	
四則演算	8	ICEの外観	85
[ら]		ICEの機能	88
ライト動作	11	ICEの用途	86
[り]		INT	33
リアルタイム処理	5	[L]	
リフレッシュ	26	LED	1
リード動作	11	LED表示	38
[る]		LOAD/STORE	37
ループカウンタ	37	[N]	
[ろ]		n進カウンタ	53
論理演算	8	NAND回路	44
論理回路	42	NMI	33
ロジックアナライザ	75	NOR回路	44
ロジックアナライザのセッティング	81	NOT回路	44
[わ]		[O]	
割込み処理方式	6	OR回路	44
割込み処理ルーチン	35	[R]	
		RAM (Random Access Memory)	24
		RISC	20

ROMライター	75	[数字]	
ROMライターの使い方	91	10進カウンタ	53
ROM (Read Only Memory)	24	7セグメント	46
[S]		8ビットレジスタ	54
SRAM	24		